



UNIVERSITA' DEGLI STUDI
DELL'AQUILA

Dipartimento di Ingegneria Industriale e dell'Informazione e di Economia



Rep. 581/2019 Prot. 4341 del 21-11-2019

IL DIRETTORE

VISTO l'art. 18, comma 5, della legge n. 240 del 2010;
VISTO lo Statuto dell'Università degli Studi dell'Aquila e in particolare l'art. 45;
VISTO il Regolamento per il conferimento di Borse di studio per attività di Ricerca emanato con Decreto Rettorale n. 258 del 13.02.2013 e successiva modifica;
VISTO il Decreto Rettorale n. 352 del 06.03.2013 che fissa gli importi minimo e massimo delle borse di studio per attività di ricerca;
VISTO l'art. 4 c.3 della L.210 del 3 Luglio 1998;
VISTO l'art. 4 della L. 474 del 13 Agosto 1984;
VISTO l'art. 10 bis c.1 D.L. 446 del 15 dicembre 1997;
VISTA la risoluzione dell'Agenzia delle Entrate n. 120/E del 22 Novembre 2010;
VISTE le attività di ricerca nell'ambito del Progetto di Ricerca "ITN-CELTA", di cui è responsabile scientifico il Prof. Giorgio Leuzzi del Dipartimento di Ingegneria Industriale e dell'Informazione e di Economia (DIIE);
VISTA la richiesta del prof. Giorgio leuzzi, prot. n.3599 del 10-10-2019 per l'attivazione di una borsa di studio per attività di ricerca nell'ambito del progetto di ricerca "ITN-CELTA";
VISTA la delibera del Consiglio di Dipartimento DIIE del 15-10-2019;
VISTO il Dispositivo del Direttore del Dipartimento, Rep. 532/2019, Prot. n. 4055 del 06/11/2019, con cui è stata indetta una selezione pubblica, per titoli e colloquio, per il conferimento di **n. 1 borsa di studio** per attività di ricerca dal titolo: "**Progettazione di circuiti integrati ad altissima frequenza su SiGe per applicazioni ad una THz camera**" presso il Dipartimento di Ingegneria Industriale e dell'Informazione e di Economia;
VISTA la domanda prodotta dal candidato ed acquisita agli atti;
VISTO il Dispositivo del Direttore del Dipartimento di ammissione candidato alla selezione, rep.n. 580/2019 prot. n. 4340 del 21-11-2019:

DISPONE

ART. 1

La Commissione Esaminatrice della selezione pubblica, per titoli e colloquio, per il conferimento di n. 1 borsa per attività di ricerca dal titolo: "**Progettazione di circuiti integrati ad altissima frequenza su SiGe per applicazioni ad una THz camera**" è così composta:

Prof. Giuseppe Ferri	Presidente
Prof. Vincenzo Stornelli	Componente
Prof. Leonardo Pantoli	Segretario

Le funzioni di presidente saranno svolte dal Prof. Giuseppe Ferri, quelle di segretario dal Prof. Leonardo Pantoli.

f.to
Direttore del Dipartimento
(Prof. Walter D'Ambrogio)

Il presente documento è conforme al documento originale.
Il documento originale con le firme autografe è a disposizione presso il Dipartimento.